5.1 HARD

5.1.1 Diagrama en bloques

Las PBX virtuales no emplean conmutación de circuitos, sino conmutación de paquetes. Con lo cual el diagrama en bloques del presente proyecto es el siguiente:



5.1.2 Descripción detallada de cada bloque

Placa Principal:

Este bloque es el encargado de interconectar todos los demás componentes de la PBX. En él están presentes la memoria, los slots de expansión donde se conectan las tarjetas, diversos chips de control como el del BIOS y los slots donde se conectan los microprocesadores. Los paquetes de datos pasan siempre por este bloque pero no es el encargado de realizar la conmutación de los mismos.

Unidad de almacenamiento:

El código fuente del software y todo el ambiente de configuración de la PBX junto con otras configuraciones van incluidos en esta unidad. No se requiere que sea muy voluminosa pero si debe tener una interface rápida (por ejemplo la SCSI) para que el microprocesador pueda realizar la conmutación de paquetes de manera eficaz.

Microprocesador:

Este es el bloque más importante debido a que es el encargado de realizar todas las tareas de procesamientos de la PBX además de la conmutación de los paquetes como se menciono antes. Considerando que en la facultad habrá aproximadamente cuatrocientos cincuenta internos el microprocesador debe ser el más potente que se pueda conseguir en el mercado.

Fuente de alimentación:

Se contara con al menos dos fuentes de alimentación para la PBX, una que se encargue de alimentar a todos y cada uno de los módulos del equipo, y otra de resguardo. La potencia de las fuentes debe ser de 65WATTS.

Placa TDM:

Este modulo es la interfaz entre la PBX virtual y las líneas analógicas que se deseen conservar en la facultad. Se asume que este número de líneas va a ser inferior a ocho debido a que no es recomendable usar más de dos tarjetas de comunicaciones en este sistema y la máxima cantidad de puertos FXO disponibles para esta tarjeta es de ocho. También disponen de puertos FXS que corresponden a las extensiones analógicas.

Placa E1:

Este bloque es la interface digital entre la PBX virtual y el “router” de la empresa proveedora de telefonía digital para la facultad. Evidentemente el enlace contratado debe corresponderse con la norma E1 de treinta canales de comunicación.

Placa de red:

Esta interfaz es el nexo que conecta la PBX virtual a la red de la facultad por la cual trasmitirá todos los paquetes de voz.

De todo lo anterior se concluye que la solución perfecta que encaja con el diagrama anterior es un servidor de alto porte con las tres placas descriptas anteriormente.

5.1.3 Detalles de selección y calculo de los elementos circuitales de cada bloque

Como se menciono en el párrafo anterior, se debe partir de una base de un servidor robusto que pueda realizar el procesamiento de la conmutación de paquetes para aproximadamente cuatro ciento cincuenta internos. Obviamente no se van a conmutar los cuatro ciento cincuenta internos al mismo tiempo, sin embargo se debe contar con el equipo mas potente que se pueda conseguir. Puntualmente debe tener al menos un Procesador Quad Core y una memoria RAM de al menos 4GB. La placa de red debe ser de GigaBit y, en lo concerniente a las placa TDM y E1, estas deben elegirse de acuerdo a la cantidad de líneas analógicas y digitales de las que dispone la Facultad. Todo esto a confeccionarse de manera ordenada en un pliego.